



UNIUNEA EUROPEANĂ



GUVERNUL ROMÂNIEI



Instrumente Structurale
2007-2013



Platformă de e-learning și curriculă e-content pentru învățământul superior tehnic

Proiectarea cu Microprocesoare

36. Logica pentru controlul accesului la magistrala sistemului pentru microprocesor de 32/64 biti

③ unit. de interfațare cu magistrala.

- oferă facilități de adresare în mod pipe-line, anq. sig. dinamică
a dim. magistralii (putem lucra pe 8/16/32 biți) și semnalele de
validare a fiec. actet de date pe mag.

la 8086, trebuia de fiecare dată să putăm după noi $\overline{BHE}, A\overline{\Phi}$.

la 80386 s-a dat 4 semnale care sporește cum lucram: 8/16/32 biți.
(au încorporată această decodificare).

având cele 4 semnale, va tk. o logică pt. a scoate $\overline{BHE}, A\overline{\Phi}$ (pt.
compatibilitatea cu AT-rel).