



UNIUNEA EUROPEANĂ



GUVERNUL ROMÂNIEI



Instrumente Structurale
2007-2013



Platformă de e-learning și curriculă e-content pentru învățământul superior tehnic

Proiectarea cu Microprocesoare

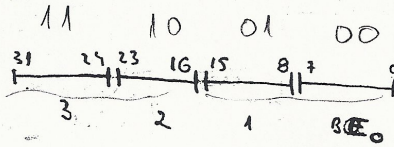
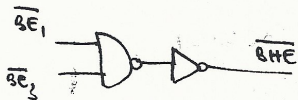
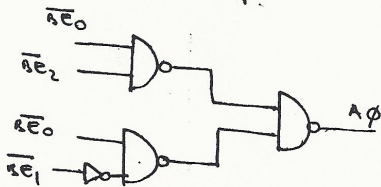
35. Logica pentru generarea comenzilor pentru microprocesor de 32/64 biti

82208 - controlul de comenzi
 $\overline{S_2} = M/\overline{IO}$

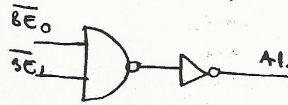
(i) Generarea A_0, A_1, \overline{BHE}

$\overline{B}E_{2,1}$	$\overline{B}E_{0,1}$	00	01	11	10
00	0	X	1	0	
01	0	X	1	0	
11	0	0	X	0	
10	X	X	1	X	

A_1



$A_1 = \overline{B}E_0 \cdot \overline{B}E_1$



$\overline{B}E_{4,3}$	$\overline{B}E_{0,1}$	00	01	11	10
00	0	X	0	1	
01	0	X	0	1	
11	0	0	X	1	
10	X	X	1	X	

A_0

(ii) Generarea $\overline{S_0}, \overline{S_1}$

$\overline{S_2}$	$\overline{S_1}$	$\overline{S_0}$	
0	0	0	
1	1	1	ciclul maximă cuveră 186
1	1	1	
1	1	1	

M/\overline{IO}	D/\overline{C}	W/\overline{R}	
0	0	0	
1	1	1	ciclul maximă culent
1	1	1	

tbl. să facem o tabelă

