



UNIUNEA EUROPEANĂ



GUVERNUL ROMÂNIEI



Instrumente Structurale
2007-2013

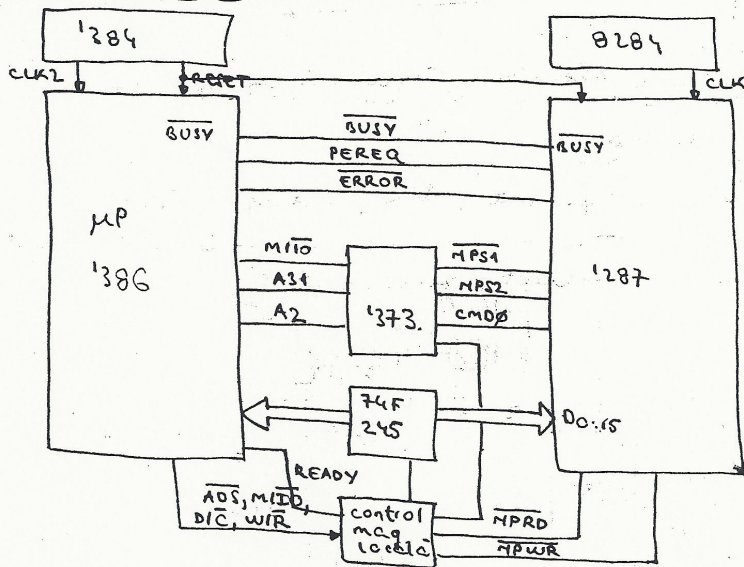


Platformă de e-learning și curriculă e-content pentru învățământul superior tehnic

Proiectarea cu Microprocesoare

32. Sincronizarea cu logica externa pentru microprocesor de 32/64 biti

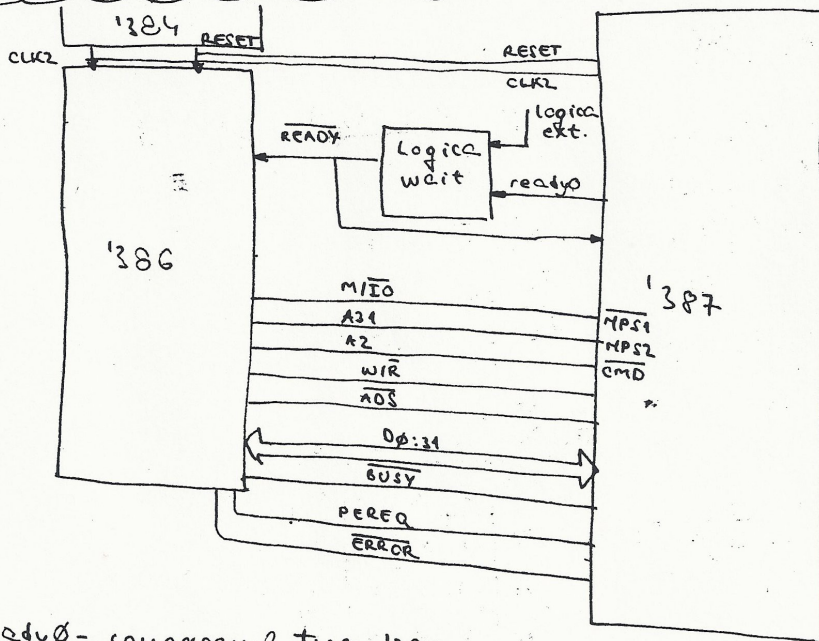
② Cuplarea capcăsaului matematic '287



'245 - buffer bidir.
cau anig.
transf. de date

$\overline{MPRO}, \overline{NPWR}$ - generate pe baza inf. de ciclu curent venite de la 386
cuplarea 386 cu 287 nu se mai face direct, ci trebuie o logică suplimentară.

③ Cuplarea capcăsaului '387



ready - capcăsaul trece 386 in wait.

(3)