



UNIUNEA EUROPEANĂ



GUVERNUL ROMÂNIEI



Instrumente Structurale
2007-2013



Platformă de e-learning și curriculă e-content pentru învățământul superior tehnic

Proiectarea cu Microprocesoare

21. Logica de control a intreruperii nemascabile

Ciclul de recunoaștere a întreruperii

În cadrul unui ciclu de recunoaștere a întreruperii este necesar să se activeze partea mai puțin semnificativă a circuitului de interfață, biții D0:7, pentru a se permite vectorului de întrerupere furnizat de circuitul 8259A să ajungă pe magistrala microprocesorului în vederea ajungerii la celula capcană care face legătura cu rutina de tratare a întreruperii ce urmează să fie tratată.

În cadrul unui ciclu de recunoaștere a întreruperii $\overline{INTA}=0$ și indiferent de celelalte semnale ($\overline{S2}=x$, $\overline{BHE}=x$, $A_0=x$) sunt activate ambele circuite de interfațare la magistrala de date, însă vectorul de întrerupere va circula numai prin circuitul D0:7, figura 4.10.

Observație: circuitele de interfațare nehașurate sunt active, iar cele hașurate sunt inactice având ieșirile în starea de impedanță mare.

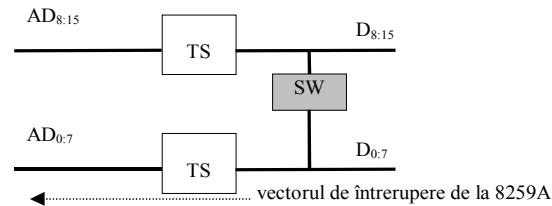


Figura 4.10. Tranferul vectorului de întrerupere

În cazul în care ciclul curent nu este un ciclu de recunoaștere a unei întreruperi, fluxul de date este controlat de semnalele specifice.