

Subiecte CN

Sesiunea iunie 2010

La **323 CA** a dat la teorie:

1. Modelul general al intarzierilor in circuitele combinationalale
2. Eficienta codificarii
3. Alg lui Booth
4. Diagrama bloc cu str procesorului DLX
5. Organigrama cu intreruperile la DLX

La **321CA si 322CA** subiectele au fost:

1. Codificarea informatiei: cod de lungime fixa, respectiv variabila.
2. Calculul perioadei ceasului pe frontul crescator si de explicat termenii ce apareau
3. Reprezentare in virgula mobila - format de baza (standard IEEE 754)
4. Diagrama unit. aritm. pentru virgula mobila
5. Formatul instructiunilor procesorului DLX si moduri de adresare

Problema semana f mult cu cea de pe site. (e pe acolo pe la materiale pt curs si se numeste Problema.pdf)