



UNIUNEA EUROPEANĂ



GUVERNUL ROMÂNIEI



Instrumente Structurale  
2007-2013



# Platformă de e-learning și curriculum e-content pentru învățământul superior tehnic

## Arhitectura Sistemelor de Calcul

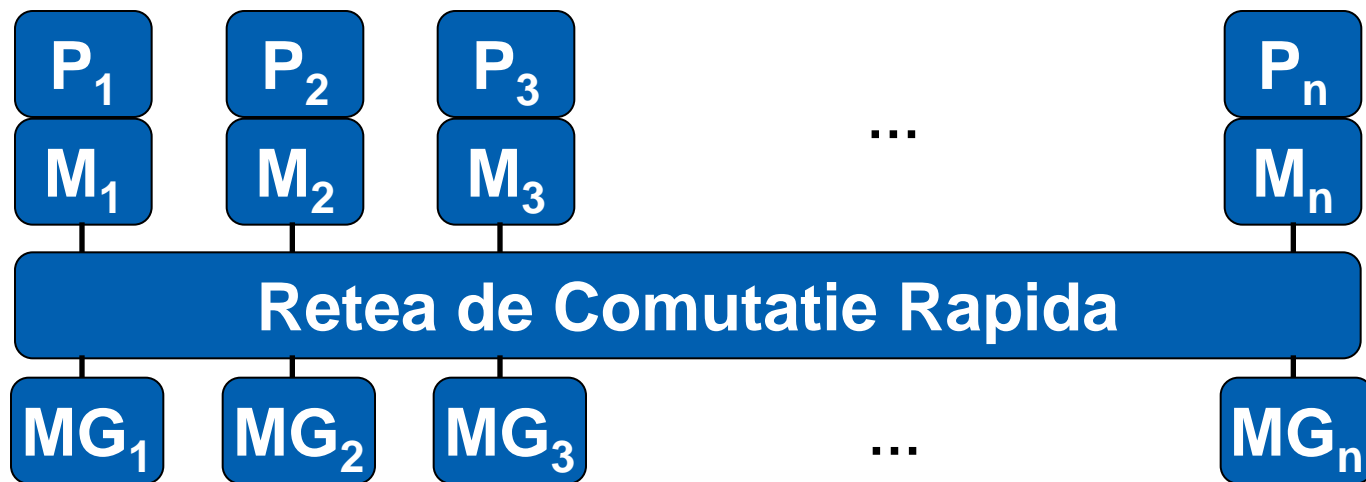
### 18. Sisteme puternic cuplate



# Sisteme Strans (Puternic) Cuplate

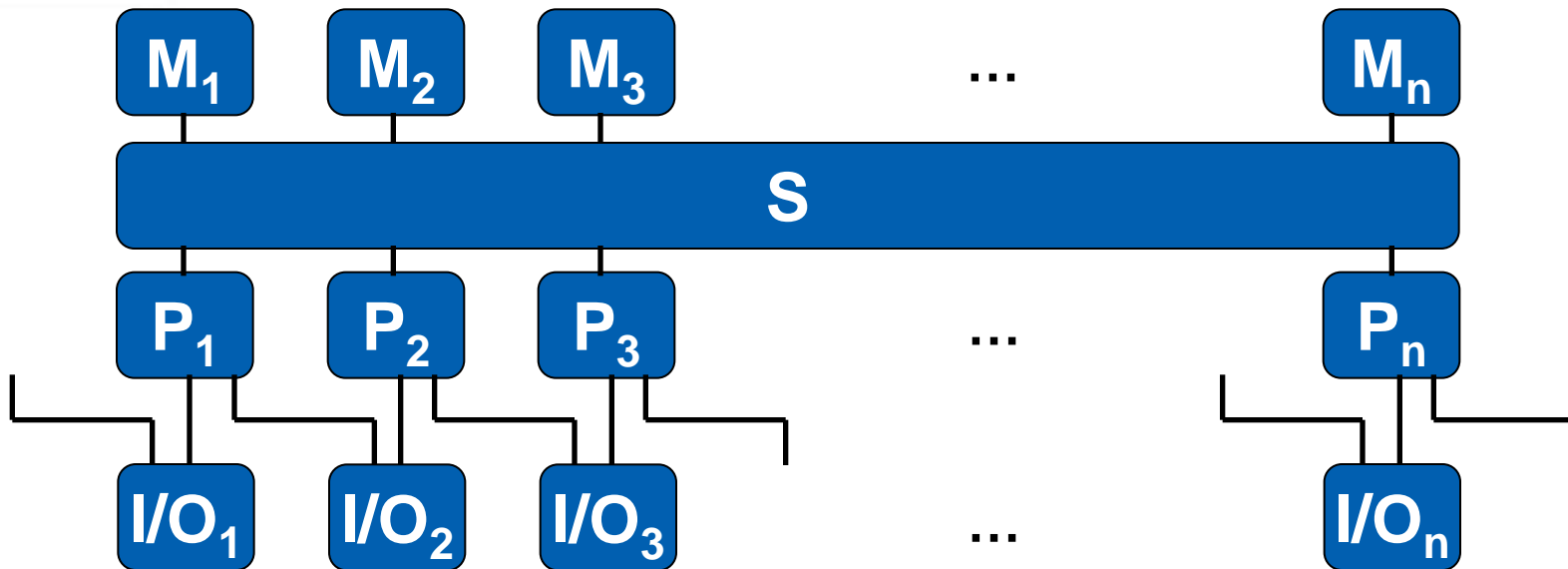
2

- Dispun de procesoare  $P_i$  cu memorie locala asociata  $M_i$  de tip multiport
- O retea de comutatie rapida RC (dar fixa) ce permite accesul uniform la memoria globala partajata  $MG_i$
- Comunicarea si sincronizarea se face prin  $MG_i$  cu o rata de transfer similara cu a memoriei locale
- Asigura o scalabilitate redusa datorita faptului ca RC este fixa si de aceea au o structura dedicata
- Performantele sistemului sunt date de modul de acces la memoria partajata





# Alt Sistem Strans Cuplat



- Procesoarele  $P_i$  si Memoriile  $M_j$  au asociate niste subsisteme de  $I/O_k$
- Un procesor are acces la cel putin doua subsisteme I/O succesive
- In cazul unui eventual defect al unui procesor, nu este afectat nici accesul la I/O respectiv si nici preluarea sarcinilor acelui procesor