

Subiecte ED

Sesiunea iunie 2009

-diverse subiecte-

Prima zi de examen: Subiecte 323CB

1. Comparatie intre regimul tranzitoriu al inversorului cu TBIP cu sarcina capacitiva si regimul tranzitoriu al receptorului pe emitor.
2. Caracteristica de transfer a inversorului CMOS. Determinarea nivelurilor logice si MZH, MZL.
3. Generator de tensiune liniar variabila de tip bootstrap.

Citez direct sursa:

Salut frumosilor,

Iata-ne din nou ajunsi in pragul febrei examenelor.

Astazi **323CA** si **324CA** au sustinut cu alai muncitoresc examenul de treapta al electronicilor digitale cu tovarasul Surpateanu.

Din fericire pentru unii care mai stiau cate ceva, a dat din favorite cred.

1. Comutarea TBIP (directa + inversa)
2. Variante CMOS (daca gresesc sa ma corecteze cineva)
3. CBA cu TBIP

S-ar putea sa gresesc la 2 si la 3 ca n-am scris nimic la ele, dar asa am retinut.

Probleme au fost doua, scrise cu un suras respingator:

1. Din foi, problema cu un SINGUR tranzistor si multe diode (vreo 3)
- caracteristica de transfer (si el scrie in paranteza asa : V_{iL} , V_{iH} , V_{oL} , V_{oH} , MZL, MZH). Ce era in plus e ca dadea $V_{BE0} = 0.6$, nu 0 !
- Puterea medie
2. Foarte asemanatoare (daca nu chiar identica) problema de la pagina 12 (din cele rezolvate de el , daca le aveti) sau pagina 4 (nerezolvata)
V-o descriu . Inveros, dupa aia derivator, dupa aia iar inversor ,
dupa aia un integrator cu o chestie sus cu dioda (atentie, ideala !), si dupa aia inca un inversor la iesire.

La iesire cred ca trebuia sa dea o chestie micutza in dreapta de tot.

Surpateanu a fost cu glume. Era cam nervos. A dat 1 sau 2 afara , a mai prins unul, si facea observatii. Lumea se tot ducea la baie (intelegi voi de ce => emotii). Nu stiu daca s-a copiat ca eu am stat in prima banca si nu am copiat

pentru ca am vrut sa fie un examen cinstit si nu mi se pare normal sa se copieze intr-o facultate de prestigiu cum este a noastra.

Cupcea a stat vreo jumătate de ora, nu a plecat chiar imediat.
A mai intrat si domnul cu mustatza si parul ca neaua de la laborator.

Nu stiu ce va fi de acum inainte.

Ca o observatie de ieri, daca luati la 2 subiecte sub 5 , si va iese cu totu 68 de puncte, va pune 6.

Va doresc succese nebanuite!

Unul din numerele de azi

1. Comutarea TBIP (directa + inversa)
2. Variante CMOS
3. Generator de tensiune liniar variabila de tip bootstrap.

Imi pare rau dar celalt numar nu-l stiu. De asemenea regret ca am intarziat dar am vrut sa testez si eu ceva si am si fost la un suc cu grupa de la MN.

Azi, repetorul pe emitor cu sarcina capacitiva, caracteristici de transfer cmos si 555-ul: structura, functionalitate, monostabil si astabil

325CA:

- 1.variante TTL
- 2.comutare directa CMOS in reg tranzit
- 3.clasicul 555 monostabil si astabil

Probleme: 2 din tema 3 si una cu DTL-uri.

322+325 CC

1. Variante TTL
2. Comutare inversa CMOS in regim tranzitoriu
3. GTLV cu bootstrap

322+325 CC a fost.. probleme: una ok cu formele de unda, alta a fost cea cu multiemitor din foile de la surpateanu. nu se astepta nimeni sa dea asa ceva...

321CB + 321CC

Teorie:

1. Regimul tranzitoriu al repetorului pe emitor
2. Caracteristica de transfer a inversorului CMOS + margini de zgomot
3. CBA cu TBIP

Probleme:

1. Avea o rezistentă în plus față de tipul standard de probleme (o găsiți la fișe, nu știu dacă mi-am amintit exact toate valorile numerice)
2. Problema 1 din tema 3 (avea în plus o diodă ideală legată la masă din D - cu ciocul în sus)

Ultima zi de examen (pt ca se mai și încheie):

1. Variante TTL
2. Regimul tranzitoriu al inversorului CMOS (comutarea inversă)
3. GTLV cu bootstrap

*Așa ca să păstrăm tradiția