

Teorie

Structura unei interfete de I/E in transfer programat (schema bloc, explicarea resurselor).
Organigrama operatiilor executate de procesor pentru scrierea unui bloc de date la un echipament de iesire in transfer programat cu citirea ciclica a starii / in intreruperi.
Conectarea a doua dispozitive prin interfata seriala (schema, explicati semnalele).
Structura interfetei seriale (schema bloc, explicarea resurselor).
Biti importanti din registrul de stare al interfetei seriale asociati cu receptia (RxRDY, PE, FE, OE – denumire, semnificatie).
Clasificarea intreruperilor.
Structura unui sistem de intreruperi (schema bloc, explicarea resurselor).
Structura unui modul DMA (schema bloc, explicarea resurselor, functionare).
Sa se specifice modulele conectate prin Northbridge la un PC.
Sa se specifice modulele conectate prin Southbridge la un PC.
Ce reprezinta tehnologia Hyper-Threading?
Care sunt principalele diferente intre ATA si SATA?

Probleme

Sa se specifice printr-o organigrama succesiunea operatiilor comandate de UC pentru executia unei anumite instructiuni (eventual una nediscutata la curs).